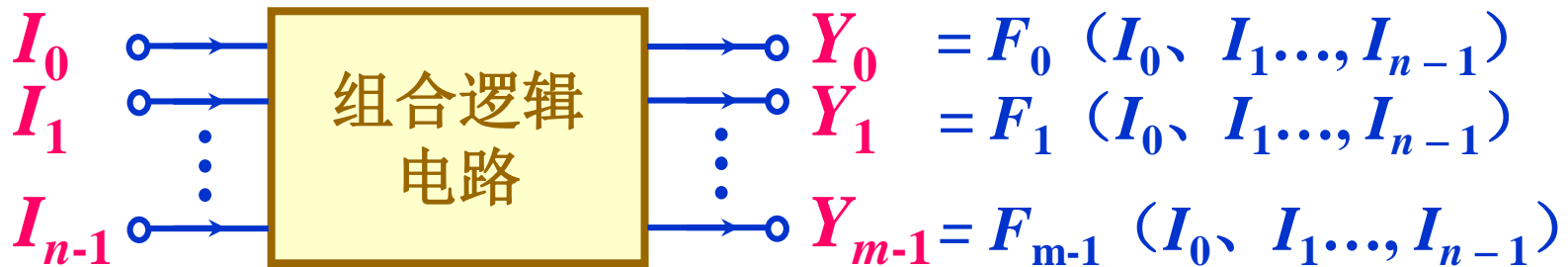


# 概述

## 一、组合电路的特点



### 1. 逻辑功能特点

电路在任何时刻的输出只取决于该时刻的输入, 称这样的逻辑电路为组合逻辑电路。  $Y(t_n) = F [I(t_n)]$

### 2. 电路结构特点

- (1) 无输出到输入的反馈连接
- (2) 不包含存储元件(触发器)

## 二、组合电路逻辑功能表示方法

真值表，卡诺图，逻辑表达式，时间图(波形图)

## 三、组合电路分类

### 1. 按逻辑功能不同：

加法器	比较器	编码器	译码器
数据选择器和分配器			

### 2. 按开关元件不同：

CMOS	TTL
------	-----

### 3. 按集成度不同：

SSI	MSI	LSI	VLSI
-----	-----	-----	------